

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2006年3月2日(02.03.2006)

PCT

(10)
WO 2006/022107 A1

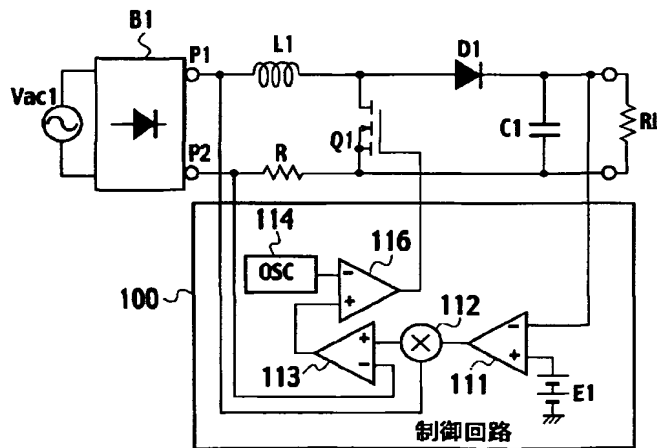
- (51) 国際特許分類:
H02M 7/12 (2006.01) H02M 3/155 (2006.01)
- (21) 国際出願番号: PCT/JP2005/013623
- (22) 国際出願日: 2005年7月26日(26.07.2005)
- (25) 国際出願の言語: B本語
- (26) 国際公開の言語: 日本語
- (50) 優先権子ータ:
特願2004-248548 2004年8月27日(27.08.2004) JP
- (71) 出願人(米国を除く全ての指定国について): サンケン電気株式会社(SANKEN ELECTRIC CO., LTD.)
[JP/JP]; 〒3528666 埼玉県新座市北野3丁目6番3号 Saitama (JP).
- (72) 発明者; および
- (75) 発明者/出願人(米国についてののみ): 鶴谷 守 (TSU-RUYA, Mamoru).

- (74) 代理人: 三好 秀和 外(MIYOSHI, Hidekazu et al.);
〒1050001 東京都港区虎ノ門一丁目2番8号 虎ノ門
琴平タワー Tokyo (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW
- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), -x-ラシ T (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

/続葉有7

(54) Title: POWER FACTOR IMPROVING CIRCUIT

(54) 発明の名称: 力率改善回路



100 CONTROL CIRCUIT

(57) Abstract: A power factor improving circuit includes: a boosting reactor (L1) for inputting rectified voltage obtained by rectifying the AC power voltage of an AC power source (Vac1) by using a rectification circuit (B1); a main switch (Q1) for turning ON/OFF by inputting the rectified voltage via the boost reactor (L1); conversion units (D1, C1) for converting the voltage obtained by turning ON/OFF of the main switch (Q1) into a DC output voltage; and a control circuit (10) controlling ON/OFF of the main switch (Q1) so as to make the AC power current into sinusoidal wave shape, controlling the output voltage of the conversion units (D1, C1) into a predetermined voltage, and controlling the switching frequency of the main switch (Q1) according to the value of the current flowing from the AC power source (Vac1) or the current flowing from the rectification circuit (B1) or the current flowing from the main switch (Q1).

(57) 要約: 力率改善回路は、交流電源 (Vac1) の交流電源電圧を整流回路 (B1) で整流した整流電圧を入力する昇圧リアクトル (L1) と、昇圧リアクトル (L1) を介して整流電圧を入力

/続葉有7

WO 2006/022107



IS, IT, LT, LU, LV, MC, NL, PL, PT, R ϕ , SE, SI, SK, TR),
OAPI の F, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
M \tilde{A} NE, SN, TD, TG).

2 文字コード及び他の略語については、定期発行される
各 *PCT* ガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

してオン／オフする主スイッチ (Q1) と、主スイッチ (Q1) がオン／オフすることにより得られた電圧を直流
の出力電圧に変換する変換部 (D1, C1) と、主スイッチ (Q1) をオン／オフ制御することにより交流電源電流
を正弦波状にするとともに変換部 (D1, C1) の出力電圧を所定電圧に制御し且つ主スイッチ (Q1) のスイッ
チング周波数を交流電源 (Vac1) に流れる電流又は整流回路 (B1) に流れる電流又は主スイッチ (Q1) に
流れる電流の値に応じて制御する制御回路 (10) とを有する。